

Patente

**Erfinder oder Miterfinder von 32 Erfindungen
die zu 92 erteilten Patenten in unterschiedlichen Ländern führten.**

<u>Titel des Patentes</u>	<u>Patent Nr.</u>	<u>Datum</u>
1. Einrichtung zur Messung des Nachstroms in Schaltstrecken	GE 1045536	4.12.58
2. Verfahren zur Ermittlung der einschwingenden Wiederkehrspannung	GE 1064629	3.9.59
3. Passive Analog Holding Circuit	US 3171986	31.12.59
4. Gate Circuits Using Light Sources and Photoconductors	US 3145301	29.12.60
5. Slow Speed Scanning of Input Terminals	US 3239813	28.6.61
6. Random Access Delay Line Register	Publish	16.8.61
7. Verfahren zum Glätten der Grundtoninformation in impulserregten Kanalvocodersystemen	GE 1200884	6. 4.64
	AU 0269950	
	IT 0754962	
	UK 1093102	
	CA 0777967	
	FR 1509916	
	SW 0316807	
	JA 0531415	
8. Voice Recognition Systems	FR 1415553	26.5.64
	IT 0759038	
	SZ 0430802	
	CA 0735085	
	GE 1271203	
	JA 0521431	
	SW 0308544	
	UK 1041948	

9. Method of Smoothing Pitch Information	FR 1406026	26.5.64
IT 0758863		
SZ 0435784		
CA 0754739		
UK 1059015		
SW 0307977		
JA 0535081		
10. Voice Analysing and Restoring Systems	FR 1415525	26.5.64
IT 0753862		
CA 0735084		
UK 1087305		
SZ 0423886		
GE 1258910		
JA 0546558		
SW 0309265		
11. Data Storage System	US 3350694	27.7.64
12. Verfahren zum Betreiben von Monolythischen Datenspeichern	AU 0274048	26.8.64
GE 1774072		
FR 1601271		
IT 0855653		
JA 0735384		
UK 1248273		
13. Switching Logic for a Two-Dimensional Delay Line Memory	US 3432815	15.2.65
14. Two-Dimensional Delay Line Memory	US 3520000	15.2.65
15. Improvements in Voice Recognition System	UK 1038602	16.3.65
AS 0288858		
IT 0754958		
CA 0830082		
JA 0797506		

16. Microprogram Protect Feature for ECCS Machines	FR 1581256	28.8.68
JA 0670544		
CA 0932469		
UK 1188433		
IT 0844028		
US 3579185		

Diese Erfindung führte zur Einführung des ersten IBM Systems (360/20 - 5) mit vertikalem Microcode. Ähnliche Microcode Strukturen werden heute in vielen modernen Rechnern eingesetzt (z.B. /390, Alpha).

17. Monolythische Speicherzellen	GE 0968052	20.12.68
---	-------------------	-----------------

18. Electronic Data Processing System with plural independent Control Units	GE 1922415	2. 5.69
AU 0314225		
SP 0378182		
FR 7012265		
BE 0748602		
JA		
NE		
AS 0441320		
UK 1293442		
SZ 0510302		
IT 0899936		
US 3681761		
SW 0354365		
CA 0936966		

Diese Erfindung deckt unter anderem die Einführung des selbständigen E/A Prozessors ab, der über einen eigenen E/A Bus an die Zentraleinheit angeschlossen wird. Sie wurde erstmalig im System IBM 370/125 realisiert, und ist heute bei mittelgroßen Rechnern vieler Hersteller anzutreffen.

19. Fehlerkorrekturschaltung	Publish	17.12.69
-------------------------------------	----------------	-----------------

20. Dynamic Address Translation Feature	Publish	27.5.71
--	----------------	----------------

21. Fehlerkorrektur bei Plattenspeichern	Publish	1. 3.72
---	----------------	----------------

22. Servosystem zur Spurverfolgung bei Plattenspeichern	Publish	9. 8.72
--	----------------	----------------

23. Improved - Resolution Graphics Printer	Publish	20.12.72
---	----------------	-----------------

24. Verfahren zur Erkennung von Information	GE 2312599	14.3.73
25. Verfahren zur Steuerung eines Schrittmotors	GE 2421219 IT	2.5.74
FR 7509379		
CA 1016598		
UK 1502676		
US 4072888		
SZ 0586973		
JA		
26. Komprimierte Informationsspeicherung	GE 874085	19.12.74
UK 1504607		
FR 7533268		
US 4068224		
JA		
27. Schreibkopf für Metallpapierdrucker	GE 2651985	15.11.76
CA		
US		
JA		
28. Schreibkopfelektrode für Metallpapierdrucker	GE	2. 5.77
US		
FR		
UK		
JA		
CA		
IT		
29. Verfahren zur Aufzeichnung von Informationen auf einem elektro-sensitiven Aufzeichnungsträger	EU 0090057	8. 3.82

Die in den letzten drei Patenten beschriebenen Erfindungen wurden in dem IBM 4250 Hochauflösungsdrucker (Elektroerosion) realisiert. Hiermit war es möglich, Lichtsatzmaschinen durch eine kostengünstigere und interaktive Technologie zu ersetzen.

30. Schnelles Polygon-Antialiasing	Publish	16.3.1994
31. Spezielle Speicherschaltungen für den Aufbau von Z-Buffern	Publish	23.6.1994

**32. Providing Computing Service to
Users via a heterogeneous distributed
computing Environment**

**EU DE8-2004-0148
(EU 06101512.9)
USA DE9-2005-002**

**5.4.06
2Q2006**